

### NANOZNANOST

## Kvantni celularni automati, računalni nano-domino

Robert Slunjski<sup>1</sup>, Elena Mavrek

1 Zavod za fiziku materijala, Laboratorij za poluvodiče



# **Mooreov zakon:**



Gordon Moore jedan je od osnivača kompanije Intel.1965 g. Moore je uočio [1] da se svake dvije godine broj aktivnih elemenata na nekoj površini čipa udvostručuje uz istu cijenu proizvodnje čipa (Slika 1a. i 1b.).

Spomenuto tehnološko-ekonomsko opažanje zove se Mooreov zakon.

Originalno, Moore je predvidio da će njegovo opažanje vrijediti najviše 10 do 15 godina, no Gordon Moore inovativnost i novi dizajn elektroničkih komponentik, 22.

produžio je trajanje Mooreovog zakona sve do danas. Produženje Mooreovog zakona predstavlja ustvari povijest, odnosno revoluciju tehnaloškibne atkrića sal $\sim$ mikroelektronici i nanoelektronici do danas.





(C)

 $V_Q \frac{n_{i,\sigma} n_{j,\sigma'}}{|\vec{R}_i|}$ 

(C)

QCA realizaciji



Snaga Mooreovog zakona vidi se u Slici 2. gdje je pokaza<mark>na usporedba površin</mark>e dvaju čipova, prvi proizveden 1971 g. koji ima samo 2300 aktivna elementa, a drugi iz 2000 g. koji ima oko 42 000 000 aktivna elementa. (Danas tipični čip za PC računala ima preko 2 milijarde aktivnih elemenata u jednoj jezgri).



#### Slika 3.

Tranzistor kao električna skopka.

Ako je na G-elektrodi napon +V onda iz elektrode D teče struja u elektrodu S (otvorena pipa kao bit **1**)

Ako na G-elektrodi nema napona iz D ne teče struja u S. (zatvorena pipa kao bit **0**)

### **Rješenje:**

Kvantni celularni automati (QCA) [2,3] nude daljnju minijaturizaciju osnovnog gradivnog elementa u obliku aktivnog sklopa koji se sastoji od 4 kvantne jame i dva elektrona (Slika 5.).

Osnovno stanje takvog sustava dobije se rješavanjem Hamiltonijana (1) koji pokazuje da u osnovnom stanju postoje dvije moguće konfiguracije gustoće elektrona (slika 5a., 5b.) koje kodiraju binarnu infromaciju. Informacija, odnosno stanje u QCA ćelijama, prenosi se kulonskom interakcijom i između ćelija nema transporta elektrona (električna struja). Na Slici 6. prikazan je protok informacija u QCA sustavu koji može poslužiti kao žica i iz koje se vidi tipičan slijed promjene stanja koji je sličan dominu ili u ovom slučaju nanodomino. Na Slici 7. prikazan je QCA sustav koji izvršava osnovne logičke operacije

tehnologiju proizvodnje integriranih krugova postoji <sup>t</sup>rošakomski broj ko Broj kompotroškova proizvodnje pri određenom broju aktivnih elemenata (tranzistora) na površini čipa. b) Mooreov graf iz [1] u kojem su pokazani realni podaci (puna linija) i predviđanje (crtkana linija) za sijedećih deset godina Broj l počevši od 1965 g. (nastaje Mooreov zakon)







this done Cho One ener usua the is th

phot

elec

mea

How

arti

barı

gate

very

eno

ther

disp

By c

and

nece

elec

barı

trar

whe

ator

add



#### Slika 5.

 $=\sum_{n}(x_{n})$ 

 $H_0^{cel}$ 

(a)

a) Osnovno stanje jedne QCA ćelije i elektronski oblak u konfiguraciji P =1 (bit 1) b) Osnovno stanje jedne QCA ćelije i elektronski oblak u konfiguraciji P =-1 (bit 0) c) Elektronska gustoća dvaju elektrona raspodijeljena na 4 kvantne jame, polarizacija nije prisutna.

(b)

(b)  

$$E_{0,i}+V_{i})n_{i,\sigma}+\sum_{i,\sigma}t(a_{i,\sigma}^{\dagger}a_{0,\sigma}+a_{0,\sigma}^{\dagger}a_{i,\sigma})+\sum_{i}E_{Q,i}n_{i,\uparrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow}n_{i,\downarrow}n_{i,\downarrow}+\sum_{i,\sigma}e_{Q,i}n_{i,\downarrow$$

$$\rho_i = \langle \Psi_0 | n_i | \Psi_0 \rangle$$
(3)
  
Input A
  
56
  
Design and Test of Dirital Circuits by Quantum-Dot Cellular Automate
  
0 1 0
  
1 0 1
  
1 0 1
  
Device cell
  
Device cell
  
1 0 1
  
1 1 1
  
1 0 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  
1 1 1
  

**Device cell** Inverters and MVs provide a **Input** fally complete logic set for QCA. Various QCA circuits, including combinational as well as sequential circuits have been proposed in the literatures. These includes adders, shift registers, RAM and a simple microprocessor [55] [56] [30] [57] [3] [58]. The schematic diagram of a single bit full-adder [3] implemented with 5

majority voters and 3 inverters, is shown in Figure 3.18. A, B are the operand inputs and  $C_{i-1}$  is the carry from the previous stage. The sum and carry bits are denoted as the S and  $C_{i}$  outputs. Figure 3.19 illustrates the ground state charge distribution for the case in which logic "0" and logic "1"s are assigned to the carry in and each Za A = 0 dobies se AND skipp, Za A = 1 dobies se OR skipp. input lines respectively.

### **Reference:**

56

[1] G.E. Moore, Cramming more components onto integrates circuits, Electronics, Vol. 28,

QCA technology Transistor

E-field Barrier

